

Dieison Antonello Deprá

Rua Ferreira Viana, 865/303 – Petrópolis, Porto Alegre,
RS, CEP: 90670-100

E-mail: dieisondepra@visiontecnologia.com
Telefone: +55 51 9733 6301

Mestre (2009) e Bacharel (2004) em Ciência da Computação, Analista/Programador no desenvolvimento de *hardware* para TV digital e *software* em aplicações para ambiente Internet (N camadas), Desktop e dispositivos móveis, com 10 anos de experiência.

Formação

- **Mestre em Ciência da Computação (UFRGS)** concluída em abril de 2009.
- **Graduação em Ciência da Computação (PUCRS)** concluída em julho de 2004.
- **Formação Complementar:**
 - **Fluxo de projetos ASIC: Mentor Graphics and Cadence** (80 horas/aula) – NSCAD/UFRGS – set/2006 e out/2007.
 - **Cobol Programmer: The Basis and Advanced** (80 horas/aula) – RPS Sistemas LTDA – fev/1999 e dez/1999.
 - **Idiomas:** inglês intermediário e espanhol básico.
 - **Prêmio:** Marcelino Champagnat – PUCRS – 2004.

Experiência Profissional

- **mai/2006 – (atual): FAURGS – Bolsista DTI**
Desenvolvimento de *software* e arquiteturas de *hardware* para tarefas de codificação e decodificação de vídeo digital segundo o padrão H.264/AVC. Detalhamento e organização das tarefas do projeto de acordo com seus executores dentro do cronograma temporal utilizando a ferramenta dotProject para gestão do projeto. Definição e aplicação de padrões para organização da infra-estrutura de artefatos gerados pelo projeto e de documentação do código fonte através da utilização de ferramentas apropriadas. Desenvolvimento de site para específico para realizações do grupo de pesquisa. Configuração e manutenção do ambiente de serviços para servidores Web, SSH, FTP e compartilhamento de arquivos via SAMBA. Atualização e manutenção do portal de comunicações e relacionamento do programa de pós-graduação em Microeletrônica (PGMICRO).
- **jan/2007 – ago/2008: Distribuidora de Produtos de Petróleo Ipiranga (Informe Services)**
Análise, desenvolvimento, manutenção e documentação de processos legados e novos. Desenvolvimento de processos para Nota Fiscal Eletrônica (impressão através de máscaras PCL). Mapeamento dos processos operacionais ativos nos diversos ambientes (produção, devel, testes). Levantamento das ferramentas e configurações de acesso para manutenção do sistema e da base dados. Plataforma Unix, ProCobol e Banco de dados Oracle, versões 7.1i e 8.1i. Suporte e manutenção em sistema para controle de combustíveis (Delphi).
- **nov/2005 – dez/2006: KnowHowCTI – Consultoria em Tecnologia da Informação**
Foco no desenvolvimento de soluções Web, para sistema de agências de viagem, utilizando tecnologia J2EE (JSP, Servlets), HTML, Javascript, CSS, Servidor de aplicação Tomcat com banco de dados Firebird; Atuação na análise de requisitos, restrições, planejamento, definição do modelo relacional, modelagem conceitual e implementação das funcionalidades do sistema, além da administração do banco de dados (otimização de consultas, criação de trigger, procedures e visões); Desenvolvimento de sistema, em J2SE, API JavaMail, para envio maillist; Implementação e melhorias em sistema, em J2SE, para geração e impressão de boletos bancários conforme leiaute do banco Sicredi, com recebimento de registros de faturamento através de arquivos XML.
- **jun/1998 – jul/2005: RPS Sistemas Ltda**
Iniciando na função de analista de suporte, passando à programador (júnior/sênior) e analista de sistemas. Atuação no desenvolvimento de sistemas comerciais, para diversos segmentos de mercado. Programação em diversas linguagens como, por exemplo, Cobol, Pascal, C, PHP, HTML/CSS/Javascript e Java. Utilização de várias ferramentas de desenvolvimento de software como, por exemplo, Cobolaid, Delphi,

Eclipse, Dreamweaver, ERWin, DBMAN, ArgoUML, Sun WTK. Desenvolvimento de sistemas cliente/servidor e N camadas, para ambientes como, por exemplo, caractere (DOS e Shell), Desktop (Windows e Linux), para Internet e para dispositivos móveis. Atuação como analista de sistemas e banco de dados, realizando o planejamento, elaboração, definição e construção destes projetos.

Outras Informações

- Desenvolvimento de arquiteturas especializadas para compressão e descompressão de vídeo segundo o padrão Brasileiro de TV Digital (SBTVD);
- Criou jogos e aplicações educacionais para o ambiente Desktop, WEB e de dispositivos móveis.
- Ministrou cursos de Redes de computadores, Introdução à Linguagem de programação COBOL e Programação CGI para ambiente WEB utilizando COBOL e HTML/CSS/Javascript;
- Pesquisas relacionadas à **arquitetura de sistemas e design patterns**;
- Experiência na construção de aplicações com **MVC** e criação de **convenções** de utilização de *frameworks*;
- Na graduação obteve maior grau da turma no trabalho de conclusão de curso;
- No mestrado obteve conceito "A" por unanimidade na defesa de sua dissertação.

Produção Bibliográfica e Acadêmica

- Artigos completos publicados em periódicos
 - DEPRÁ, Dieison Antonello ; ZATT, Bruno ; SANTOS, M. B. ; BAMPI, Sergio . Metodologia para Verificação Funcional de Hardware através de Co-simulação Paralela dentro de Sistemas de Software Complexos usando PLI: Decodificador H.264/AVC como Estudo de Caso. Hífen (Uruguaiana), v. 30, p. 119-123, 2007.
 - DEPRÁ, Dieison Antonello ; FAGUNDES, Flávio Zacharias ; SALDANHA JÚNIOR, Alfredo B . TargetLinux - Um Projeto para Gerenciamento de Redes de Computadores. Hífen (Uruguaiana), Uruguaiana, RS, v. 29, p. 70-76, 2005.
 - DEPRÁ, Dieison Antonello ; FAGUNDES, Flávio Zacharias . DAG - Software Educacional para Desenvolver Aprendizado em Grupo através de um Jogo. Hífen (Uruguaiana), Porto Alegre, RS, Brasil, v. 28, p. 121-126, 2004.
 - DEPRÁ, Dieison Antonello ; KINDEL, M. . AMAZONGUARD - Uma Experiência no Desenvolvimento de Jogos 2D para Telefones Celulares. Hífen (Uruguaiana), Porto Alegre, RS, Brasil, v. 28, p. 70-76, 2004.
 - DEPRÁ, Dieison Antonello ; FAGUNDES, Flávio Zacharias ; SILVA, M. M. . DEW - UM PROJETO PARA DESENVOLVER O APRENDIZADO DE ESTATÍSTICA NA WEB. Revista Pensar (São Borja), SÃO BORJA, RS, BRASIL, v. 1, p. 59-65, 2003.
- Trabalhos completos publicados em anais de congressos
 - DEPRÁ, Dieison Antonello ; ZATT, Bruno ; Sergio Bampi . A Method for HW Functional Verification through HW/SW Co-Simulation in Complex Systems: H.264/AVC Decoder as Case Study. In: 10th IEEE The Latin American Test Workshop, 2009, Armação dos Búzios, RJ. 2009 10th Latin American Test Workshop - LATW, 2009. p. 10-16.
 - DEPRÁ, Dieison Antonello ; Sergio Bampi . Decoding Significance Map Optimized by the Speculative Processing of CABAD. In: 24th South Symposium on Microelectronics, 2009, Pelotas, RS. 24. South Symposium on Microeletronics. Porto Alegre : SBC, 2009. v. 1. p. 211-214.
 - DEPRÁ, Dieison Antonello ; Rosa, Vagner Santos da ; Sergio Bampi . Design and implementation of a high-performance architecture for binarization methods defined by H.264/AVC standard. In: XIV Workshop Iberchip, 2008, Puebla. XIV Workshop Iberchip. Puebla, 2008. v. 1. p. 1-4.
 - DEPRÁ, Dieison Antonello ; Diniz, Cláudio Machado ; Sergio Bampi ; ZATT, Bruno . High efficiency hardware design for binary arithmetic decoder engines of CABAD based on bitstream flow analysis. In: XXIII South Symposium on Microelectronics (SIM 2008), 2008, Bento Gonçalves. XXIII South Symposium on Microelectronics (SIM 2008) Proceedings. Porto Alegre : SBC, 2008. v. 1. p. 143-147.
 - DEPRÁ, Dieison Antonello ; Rosa, Vagner Santos da ; Sergio Bampi . A novel hardware architecture design for binary arithmetic decoder engines based on bitstream flow analysis. In: XXI Symposium on Integrated Circuits and Systems Design (SBCCI 2008), 2008, Gramado. XXI Symposium on Integrated Circuits and Systems Design (SBCCI 2008) Proceedings. New York : ACM, 2008. v. 1. p. 239-244.
 - DEPRÁ, Dieison Antonello ; Rosa, Vagner Santos da ; Sergio Bampi . Design and implementation of a H.264 CABAC binarization process. In: XXII South Symposium on Microelectronics (SIM 2007), 2007, Porto Alegre. XXII South Symposium on Microelectronics (SIM 2007) Proceedings. Porto Alegre : SBC, 2007. v.

1. p. 127-130.

- DEPRÁ, Dieison Antonello ; FAGUNDES, Flávio Zacharias ; SALDANHA JR., A. B. . TargetLinux - Uma ferramenta para o gerenciamento do parque de TI no ambiente corporativo. In: 6º Workshop sobre software livre, 2005, Porto Alegre. 6º FÓRUM Internacional de Software Livre : 6º Workshop sobre Software Livre. Porto Alegre : Armazém Digital, 2005. p. 251-256.
- Resumos expandidos publicados em anais de congressos
 - DEPRÁ, Dieison Antonello ; Rosa, Vagner Santos da ; Sergio Bampi . A novel hardware architecture dedicated to binary arithmetic decoder engines for the H.264/AVC CABAD. In: XVI IFIP/IEEE International Conference on Very Large Scale Integration (VLSI-SOC 2008), 2008, Rhodes Island. XVI IFIP/IEEE International Conference on Very Large Scale Integration (VLSI-SOC 2008) Proceedings, 2008. v. 1. p. 519-522.
 - KINDEL, C. C. ; NAIMAIER, C. H. ; DEPRÁ, Dieison Antonello ; QUARTIERI, F. R. ; MENEZES, J. A. M. ; ROSSI, R. B. ; RIBEIRO, U. L. F. . SAEMOR - Sistema de Apoio ao Ensino de Métodos de Ordenação de Dados. In: I Workshop de Computação da Região Sul, 2004, Florianópolis - SC - Brasil. Anais do I WORKCOMP-SUL. Florianópolis - SC - Brasil, 2004. v. I. p. 901-904.
 - DEPRÁ, Dieison Antonello ; KINDEL, M. . Ferramentas e Técnicas Aplicadas para Otimização de um Protótipo de Jogo 2D para o Ambiente dos Dispositivos móveis. In: III Workshop Brasileiro de Jogos e Entretenimento Digital, 2004, Curitiba, PR, Brasil. Lista dos Posters de 2004, Lista das apresentações, 2004.
- Resumos publicados em anais de congressos
 - FAGUNDES, Flávio Zacharias ; SILVA, M. M. ; DEPRÁ, Dieison Antonello . DEW - Um projeto para Desenvolver o Aprendizado de Estatística na Web. In: XXI Congresso da Sociedade Brasileira da Computação: VII WIE - Workshop sobre Informática na Escola, 2001, Fortaleza - CE. As Tecnologias da informação e a questão social : anais. Fortaleza - CE : SBC, 2001. v. 1. p. 81-81.
- Apresentações de Trabalho
 - DEPRÁ, Dieison Antonello ; ZATT, Bruno ; Sergio Bampi . A Method for HW Functional Verification through HW/SW Co-Simulation in Complex Systems: H.264/AVC Decoder as Case Study. 2009. (Apresentação de Trabalho/Congresso).
 - DEPRÁ, Dieison Antonello ; Diniz, Cláudio Machado ; ZATT, Bruno ; Sergio Bampi . High efficiency hardware design for binary arithmetic decoder engines of CABAD based on bitstream flow. 2008. (Apresentação de Trabalho/Simpósio).
 - DEPRÁ, Dieison Antonello ; Rosa, Vagner Santos da ; Sergio Bampi . A novel hardware architecture design for binary arithmetic decoder engines based on bitstream flow analysis. 2008. (Apresentação de Trabalho/Simpósio).
 - DEPRÁ, Dieison Antonello ; ZATT, Bruno ; Sergio Bampi ; Marcelino B. dos Santos . Metodologia para Verificação Funcional de Hardware através de Co-simulação Paralela dentro de Sistemas de Software Complexos usando PLI: Decodificador H.264/AVC como Estudo de Caso. 2007. (Apresentação de Trabalho/Simpósio).
 - DEPRÁ, Dieison Antonello ; Sergio Bampi . Design and implementation of a H.264 CABAC binarization process. 2007. (Apresentação de Trabalho/Simpósio).
 - Agostini, Luciano Volcan ; Susin, Altamiro ; Sergio Bampi ; DEPRÁ, Dieison Antonello . FPGA Design of a H.264/AVC Main Profile Video Decoder. 2006. (Apresentação de Trabalho/Simpósio).
 - DEPRÁ, Dieison Antonello ; FAGUNDES, Flávio Zacharias . DAG - Software Educacional para Desenvolver Aprendizado em Grupo através de um Jogo. 2004. (Apresentação de Trabalho/Simpósio).
 - DEPRÁ, Dieison Antonello ; KINDEL, M. . AMAZONGUARD - Uma Experiência no Desenvolvimento de Jogos 2D para Telefones Celulares. 2004. (Apresentação de Trabalho/Simpósio).
 - DEPRÁ, Dieison Antonello ; SILVA, M. M. ; FAGUNDES, Flávio Zacharias . BiblioSeek - Biblioteca Virtual de Auxílio a Pesquisa.. 2001. (Apresentação de Trabalho/Simpósio).